**Синтез логического устройства**

1. Перевести выходную величину в двоичный код для своего варианта (см. таблицу).
2. Нарисовать таблицу истинности с четырьмя входами и одним выходом. Провести принципиальный синтез логической схемы с четырьмя входами (0 - 3) и одним выходом, реализующую таблицу истинности по пункту 1, с использованием логических микросхем (элементов).
3. Составить структурную формулу (Булево выражение). Минимизировать выражение с использованием карты Карно. Проверить результат в среде Multisim с помощью Logic Converter.

Результаты распечатать.

1. Провести принципиальный синтез логической схемы с четырьмя входами (0 - 3) и одним выходом, реализующую таблицу истинности, с использованием дешифратора и логических элементов.
2. Провести принципиальный синтез логического устройства, реализующую структурную формулу с использованием мультиплексора.

**Шестнадцатеричный Код**

**A8F3**